DIPLÔME DE DOCTORAT

Ecole doctorale : ELECTRONIQUE, ELECTROTECHNIQUE, AUTOMATIQUE

**le 23/06/2021 à 14h00 - Amphi. 203**

Monsieur **Arnaud POITTEVIN**

soutiendra à **l’ECOLE CENTRALE DE LYON**

en vue de l’obtention du grade de **DOCTEUR**

une thèse ayant pour sujet :

***Logic Circuits Based on Vertical Nanowire FETs. Physical and circuit design challenges and opportunities - Circuits logiques avec transistors basés sur des nanofils verticaux. Défis et opportunités dans la conception physique et le design de circuits***

**JURY :**

Examinateurs :

|  |  |  |
| --- | --- | --- |
| F. BALESTRA | Directeur de Recherche CNRS | IMEP-LAHC, Grenoble |
| A. TODRI | Directrice de Recherche CNRS | LIRMM, Montpellier |
| C. MANEUX | Professeure | IMS Bordeaux - Université de Bordeaux |
| A. SPESSOT | Research Scientist | IMEC - Belgique |
| Z. STANOJEVIC | Research Engineer | Global TCAD Solutions - Australie |
| G. LARRIEU | Directeur de Recherche CNRS | LAAS - Toulouse |
| C. MARCHAND | Maître de Conférences | Institut des Nanotechnologies de Lyon - Ecole centrale de Lyon |
| I. O'CONNOR | Professeur | Institut des Nanotechnologies de Lyon - Ecole centrale de Lyon |

***Tous les examens sont publics***